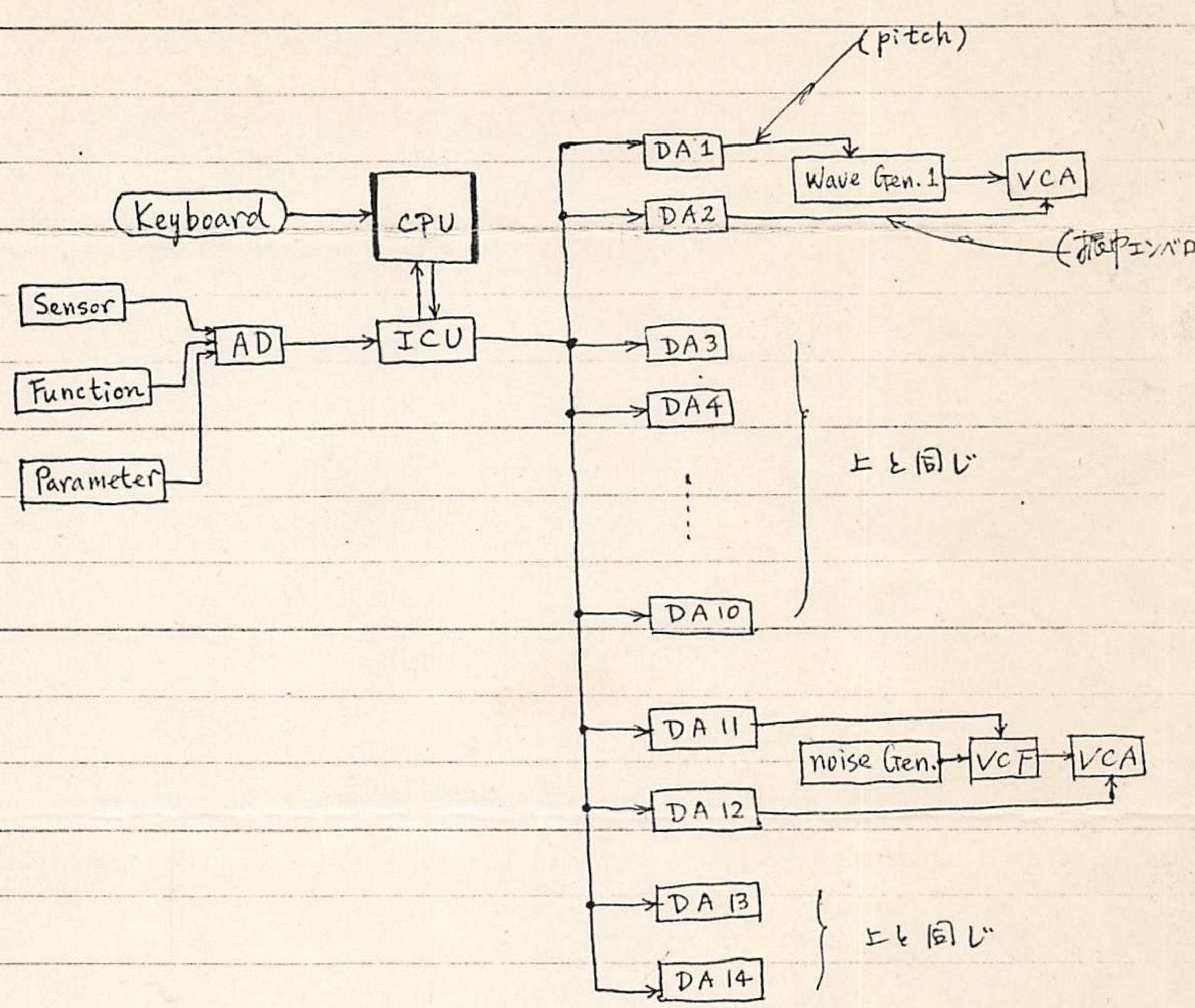


- 多音システム (このシステムを縮小して今年使用してはどうか?)
- メモリに一周期波形を記憶しておき、従来のシンセサイザのVCOの代わりにする方式。

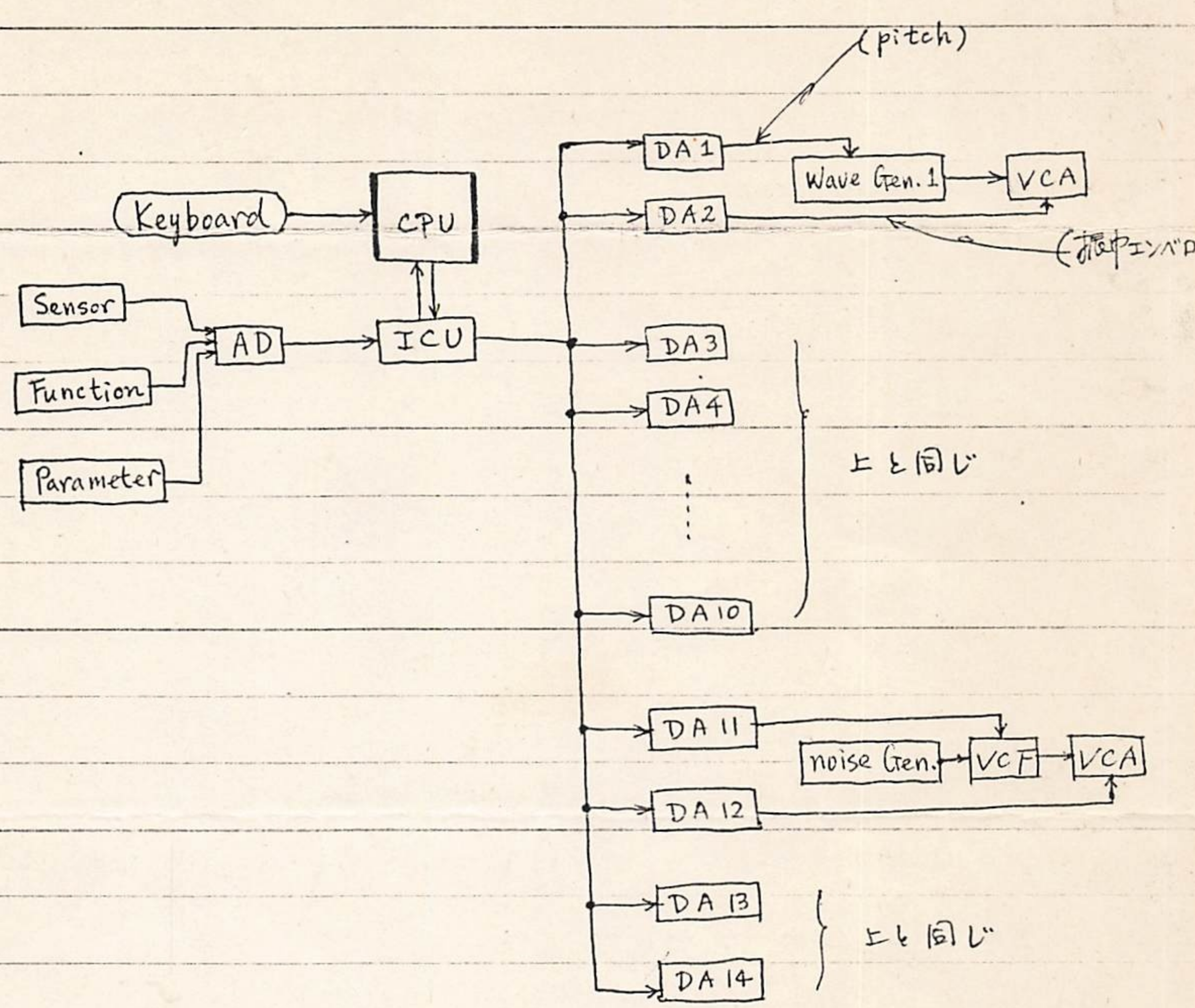


	(個数)	(精度)	(変換時間)
AD 変換器	12	各チャンネル 8bit程度	10 msec.
DA "	14	各チャンネル 10bit + Sign	各. 2 msec. 位.
Digital Out	8		

NEAC-Mf/n 8bit word. 32K

Do a LG'n Tr. IC. 電源

- 多音システム (このシステムを縮小して今年使用してはどうか?)
メモリに一周期波形を記憶しておき、従来のシンセサイザの
VCOの代わりにする方式。

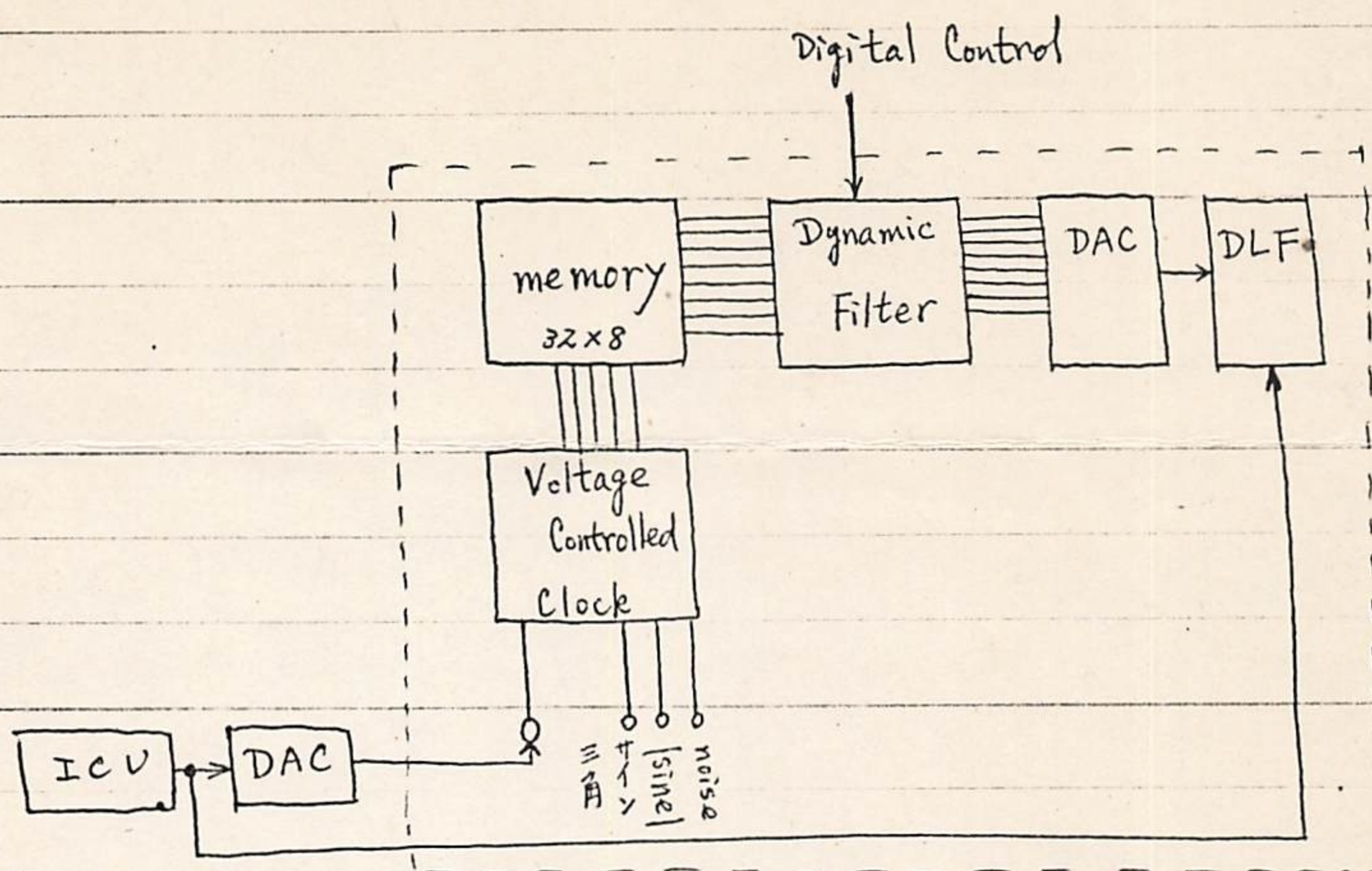


	(個数)	(精度)	(変換時間)
AD 変換器	12	各チャンネル 8bit程度	10 msec.
DA "	14	各チャンネル 10bit + Sign	各. 2 msec. 位.
Digital Out	8		

NEAC-Mf/n 8bit word. 32K

Do a LG'n Tr. IC. 電源.

* Wave Generator



memory は RAM を用いて CPU ~~で~~ で計算して
書き込んでもよい。

さし当って ROM でもよい。

(材料費)

ROM	4,000
<u>VCC</u>	30,000
Filter	10,000
<u>DAC</u>	5,000
+) DLF	3,000
	52,000 -

+) その他	5,000 -
	<u>57,000. -</u>

← TELEDYNE

× $\left[\begin{array}{l} \text{同時に鳴る} \\ \text{音の数} \end{array} \right]$
 ≈ 10

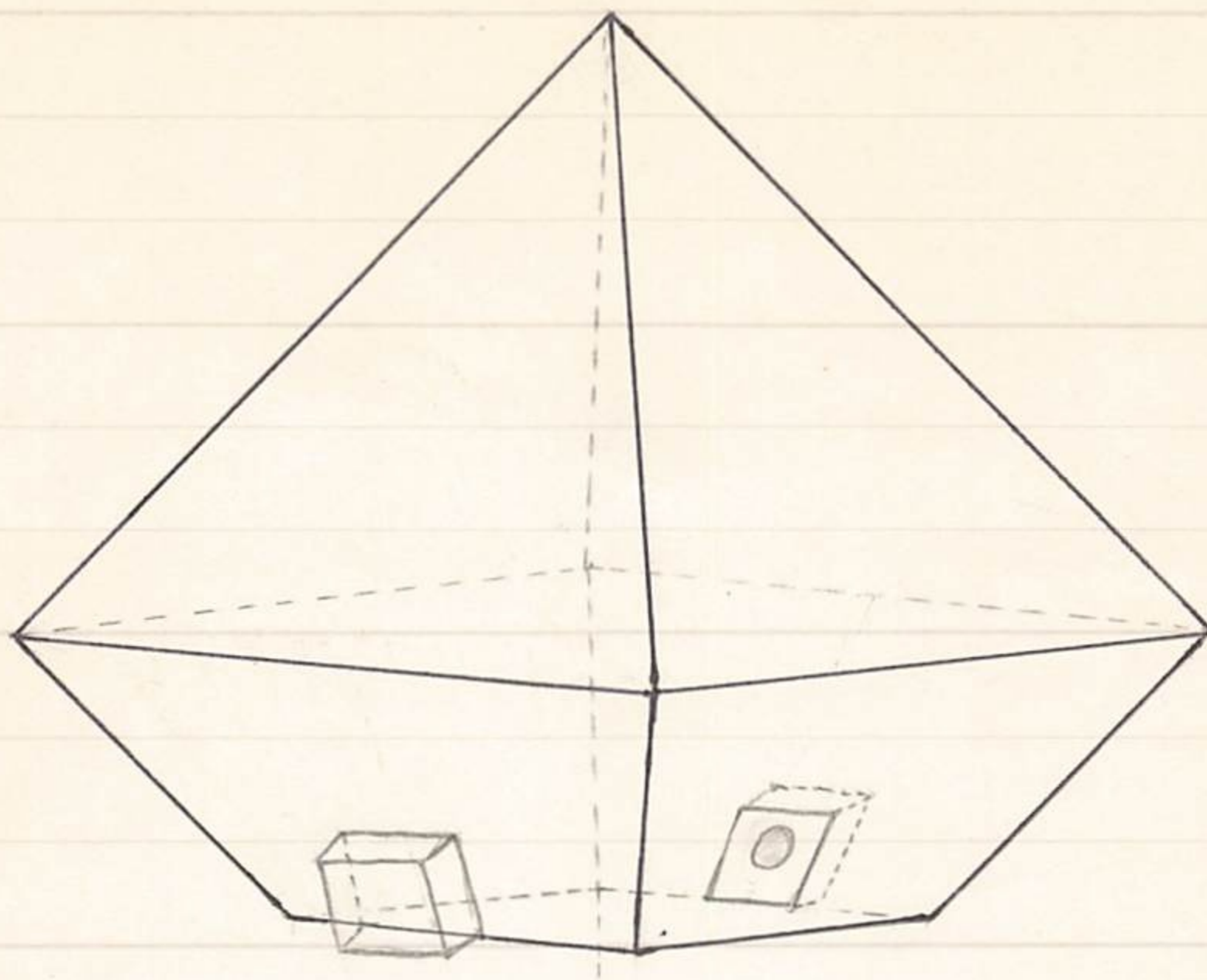
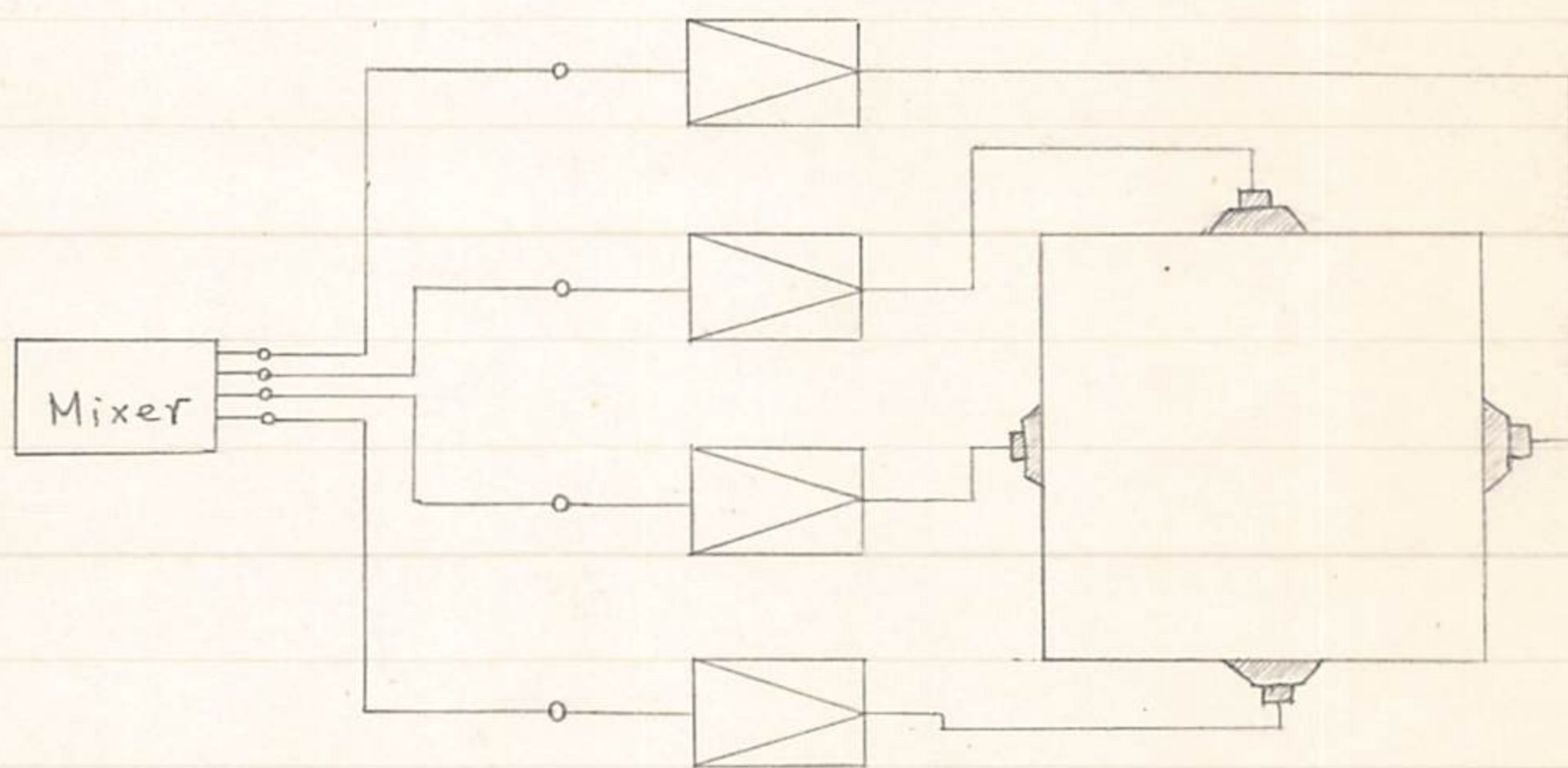


Fig1.



Power Amp.

Fig2.

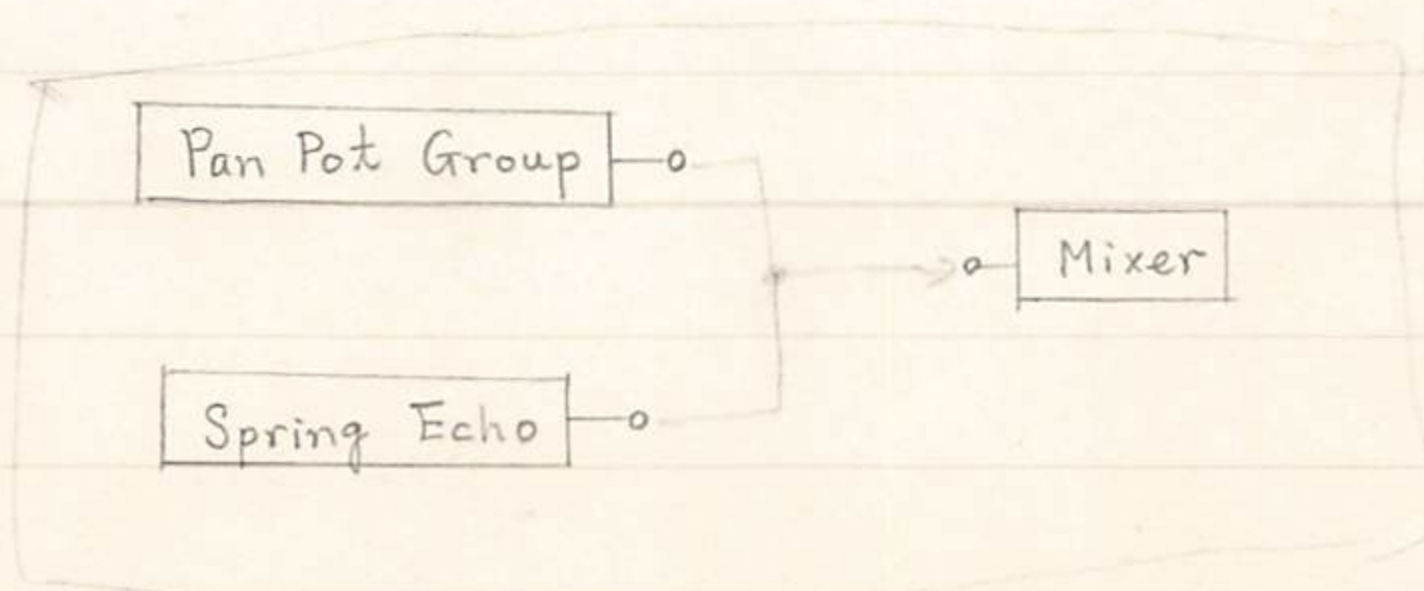


Fig3.

Case, 3779-
25

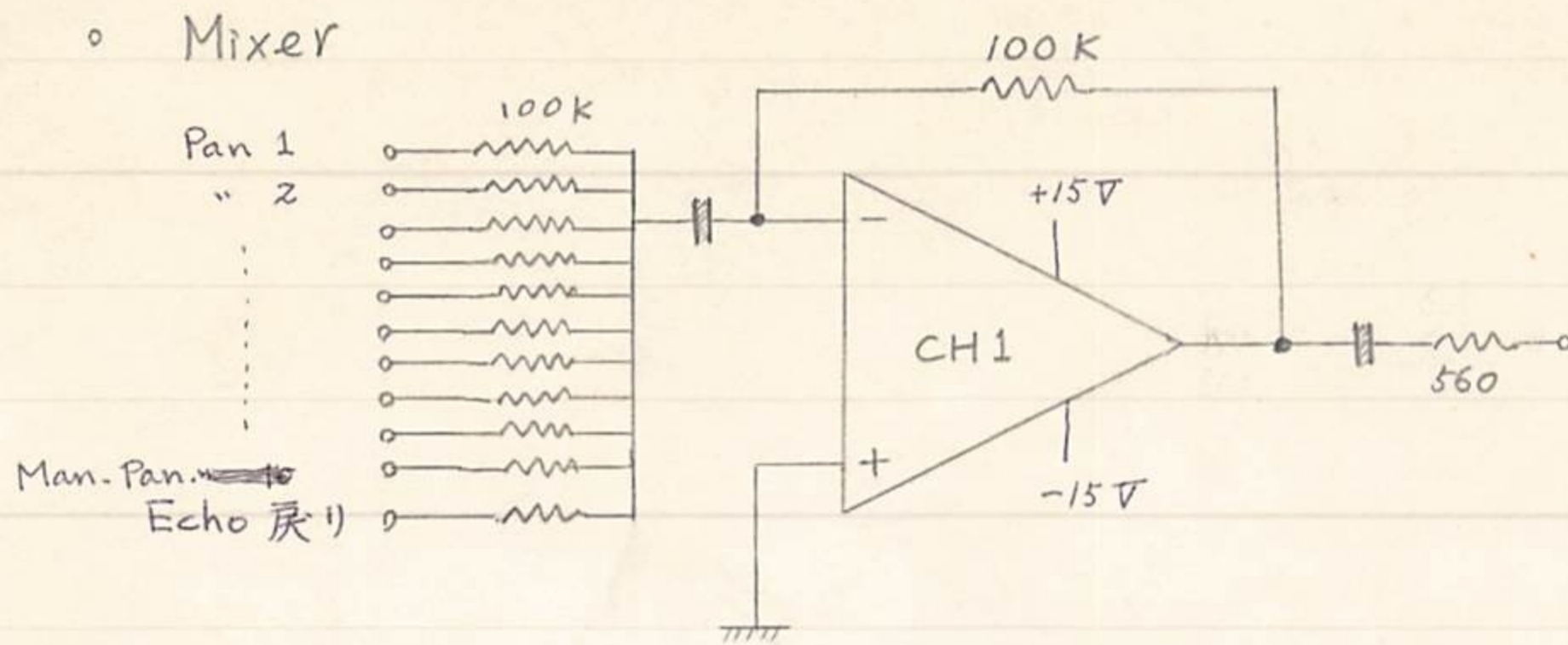


Fig 4.

4個を1枚の基板に入れる。(入力44本, 出力4本, $\pm 15V$, Gnd)

基板	8,000 -	
OPアンプ	$200 \times 4 = 800 -$	
コネクタ		
その他	3,000 -	
	15,000 -	3H

◦ Fig 3 の詳細

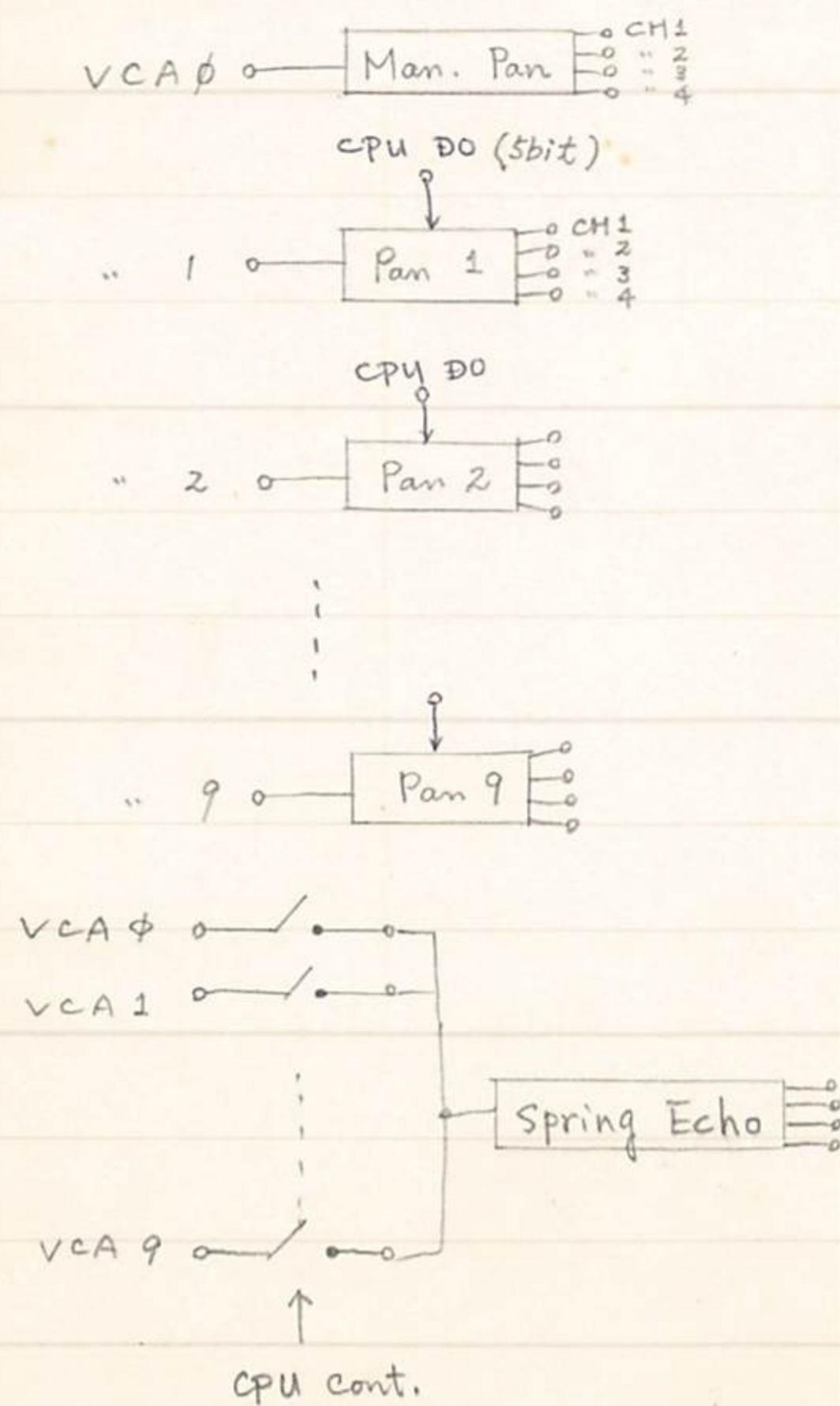


Fig 5.

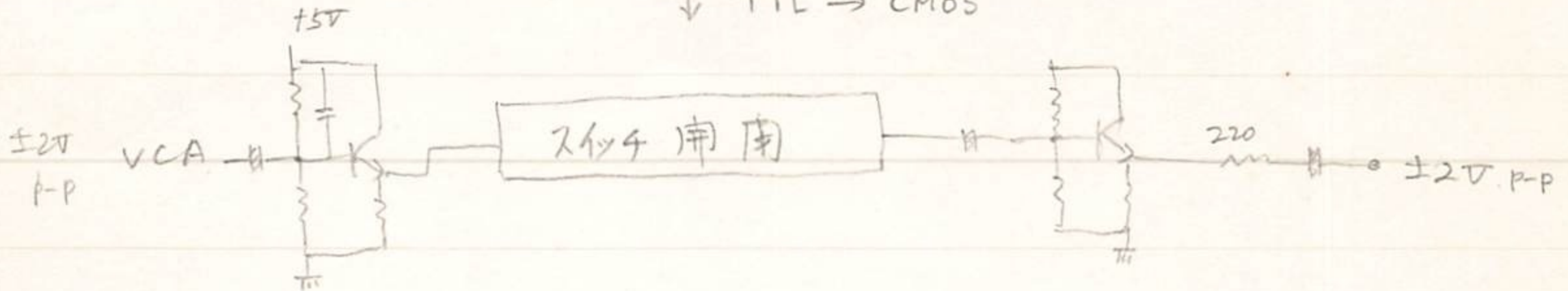
• Pan Pot

CPU により 5bit binary 信号.

↓ TTL レベル

binary → 32 進

↓ TTL → CMOS



変換用 3000 -

スイッチ 15個 × 400 = 6000 -

基板 5000 -

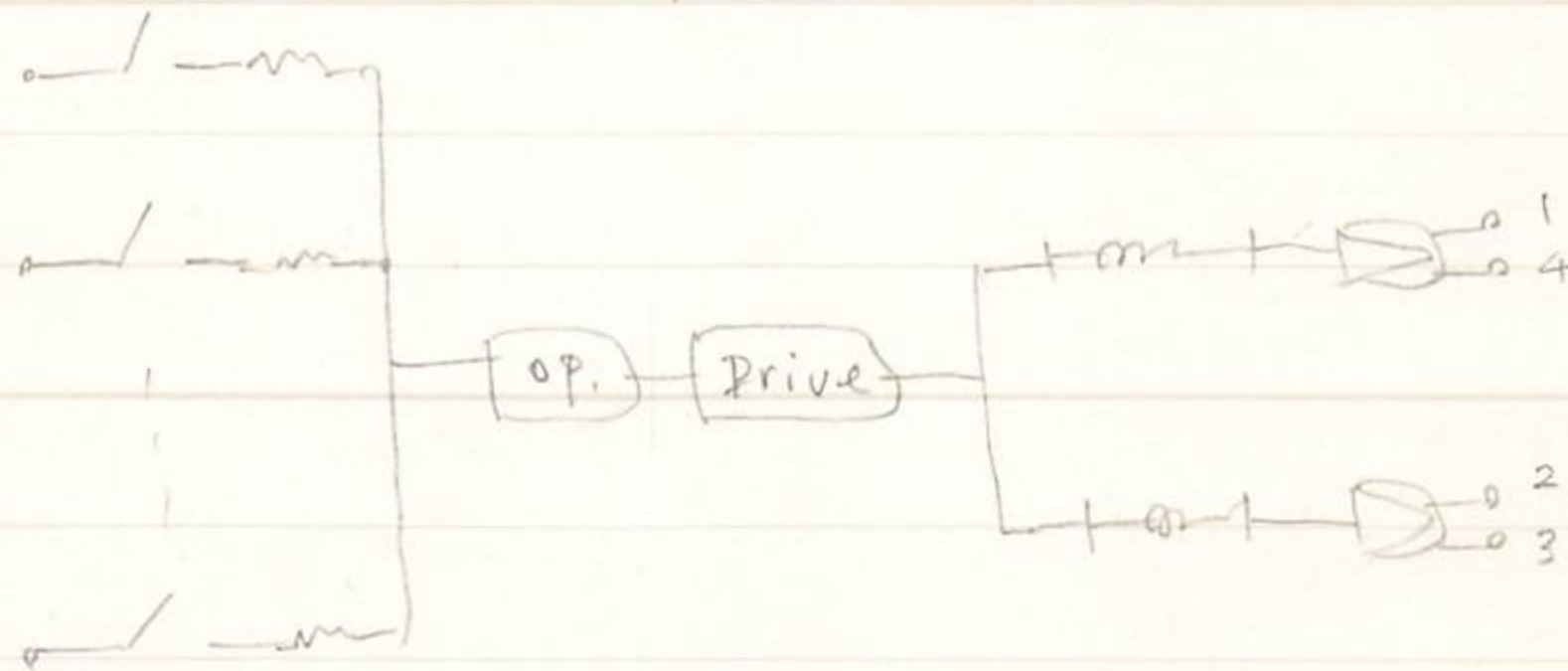
コネクタ 1000 -

その他 3000 -

18000 / CH 3H/CH

9CH 18000 × 9 = 162000 -

• Spring Echo



2000 -

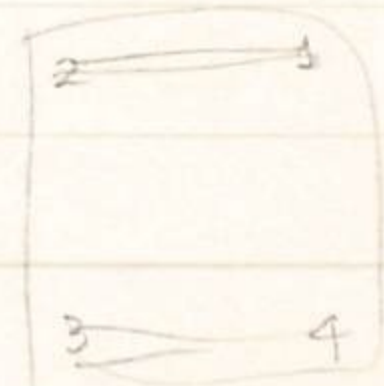
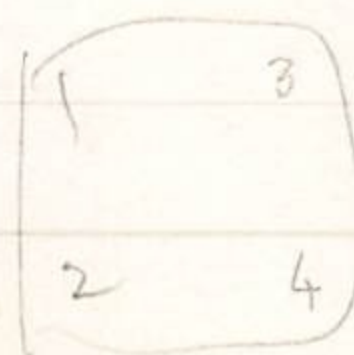
500

2000 -

1000

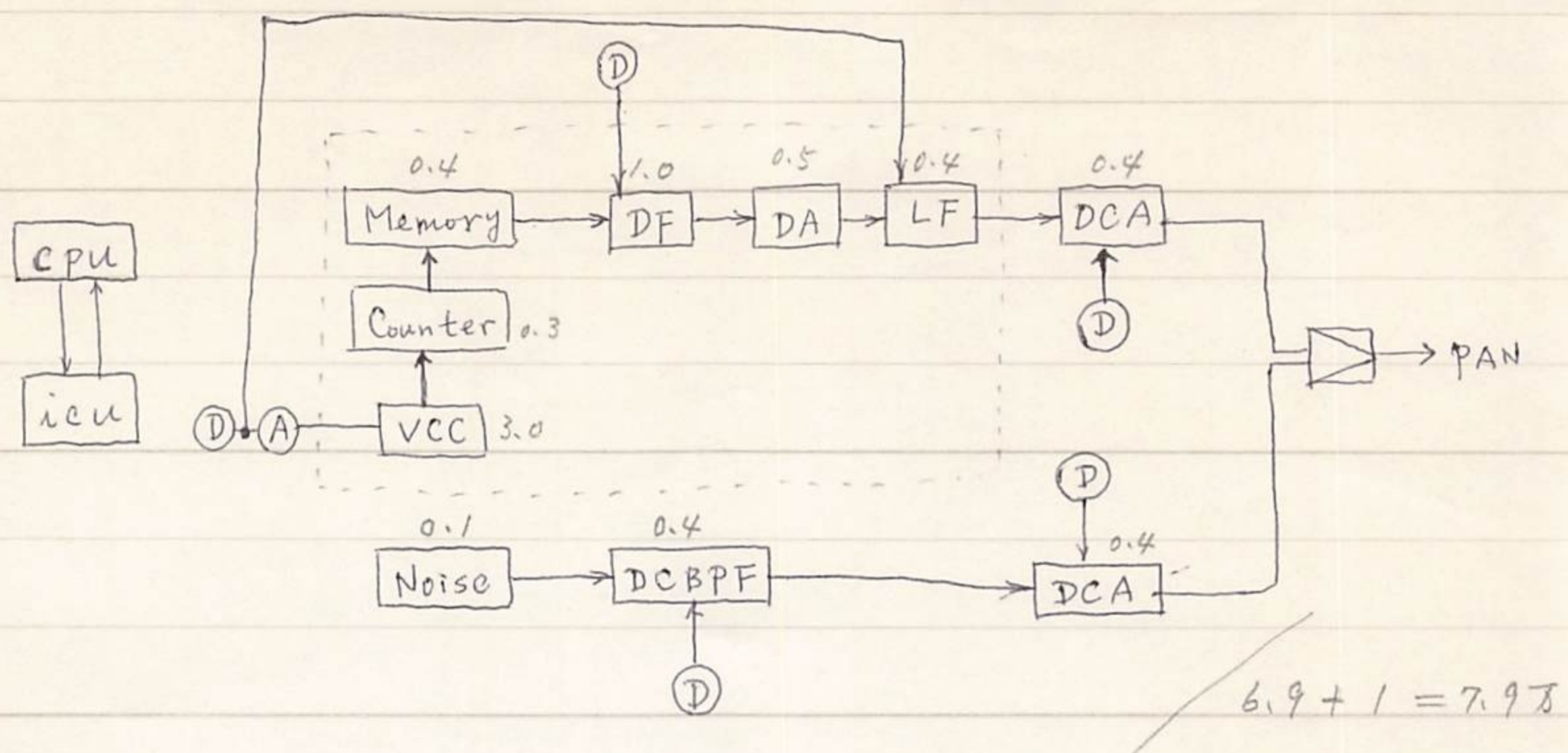
5500
+ 4000

9,500 -



±12V 12

206,500 -



1音につき A0 --- 1個
DO --- 4個

10音では A0 --- 10個
DO --- 40個

Pan用 DO --- 10個

エコー・コントローラ --- 10点

部品と 人件と
Synthesizer 部 80万 --- 100H

Pan, エコー部 21万 --- 10H

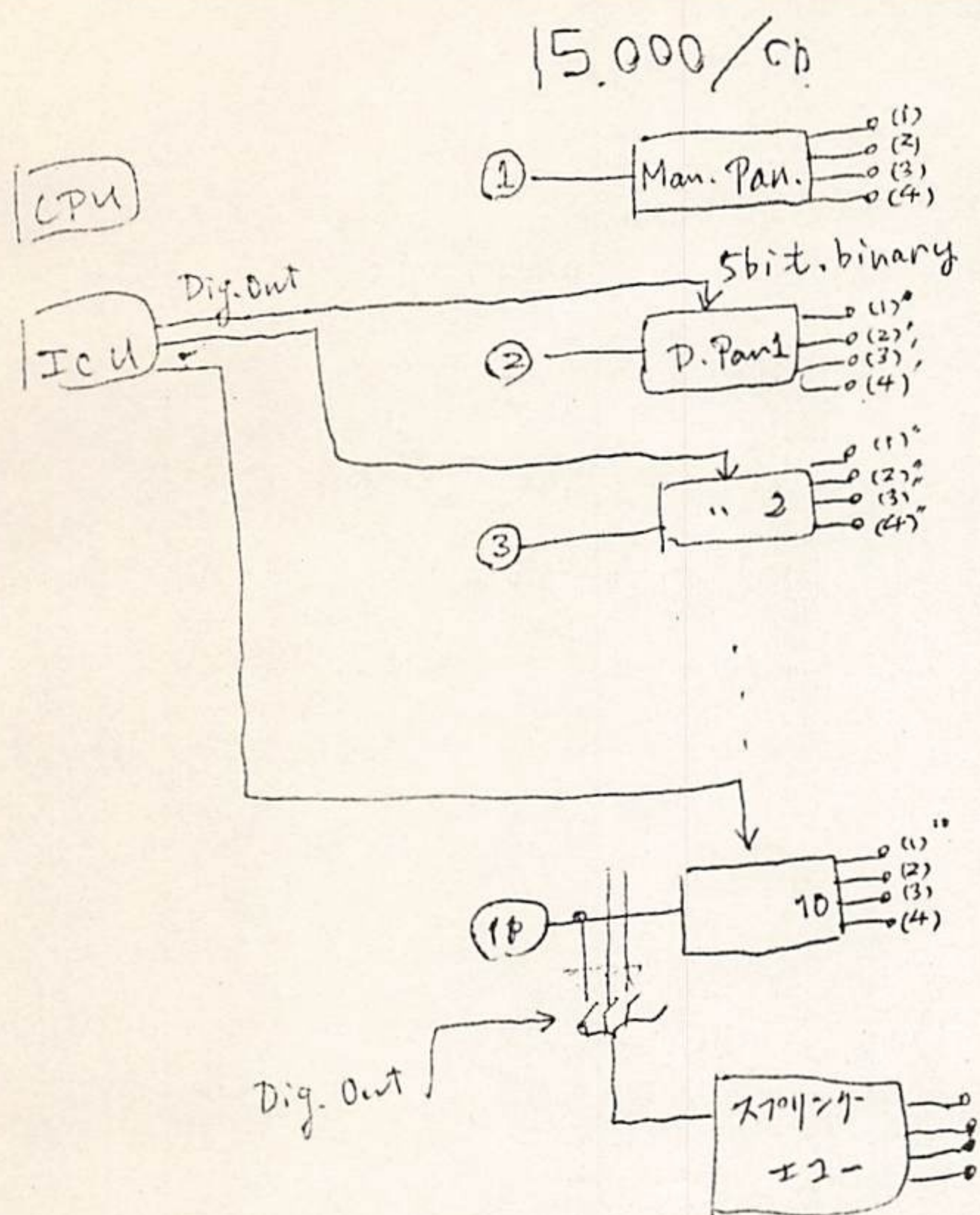
その他(電源) 10万
~~10万~~ 20H

130H x 0.2

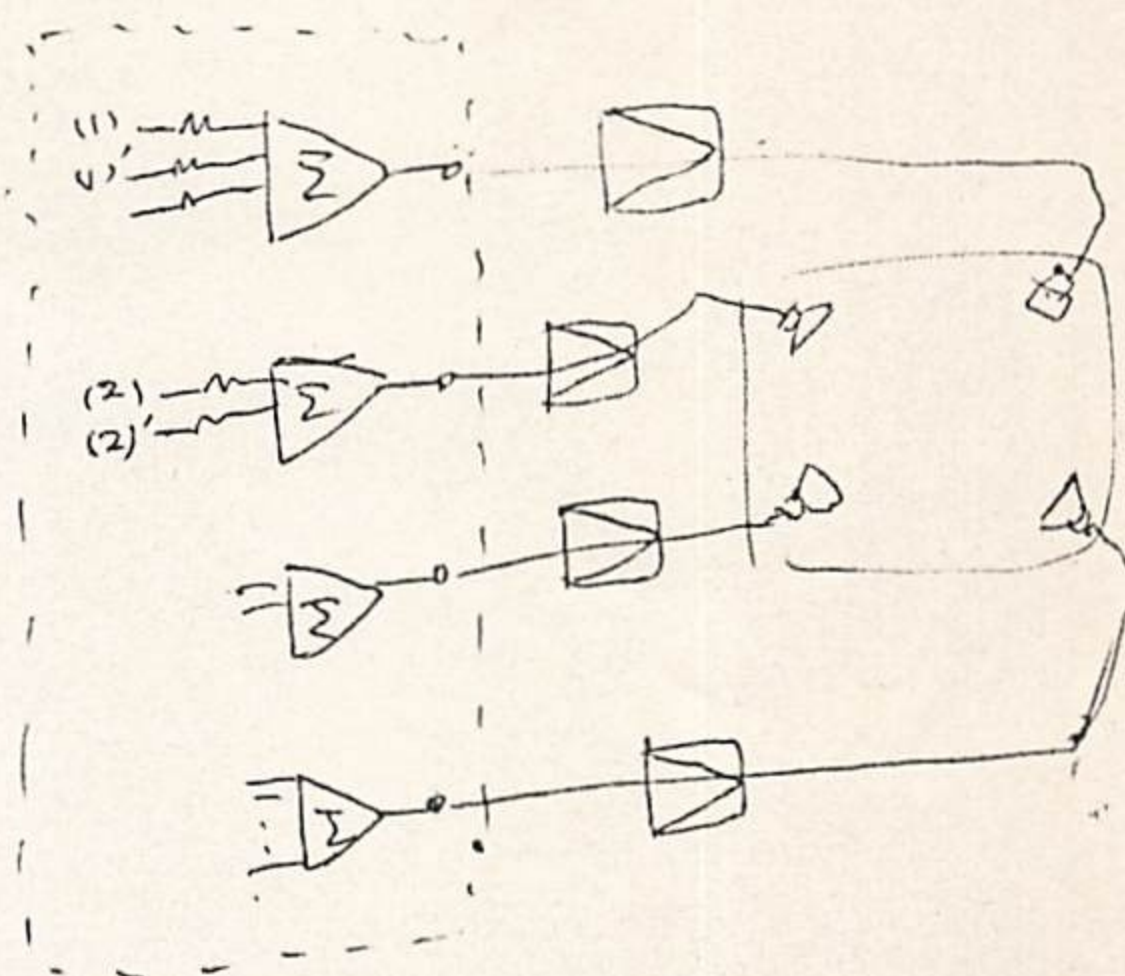
26万

設計費

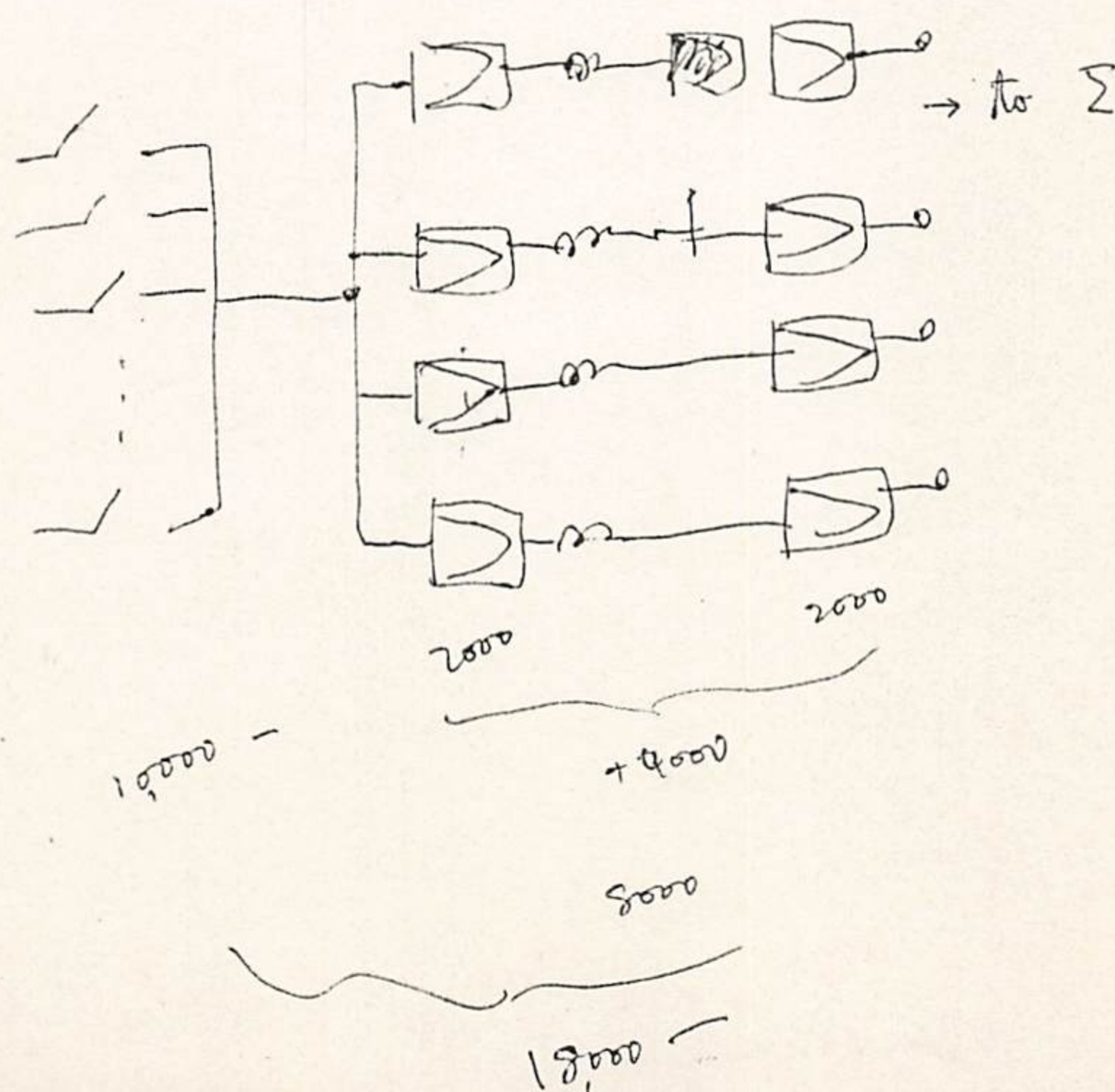


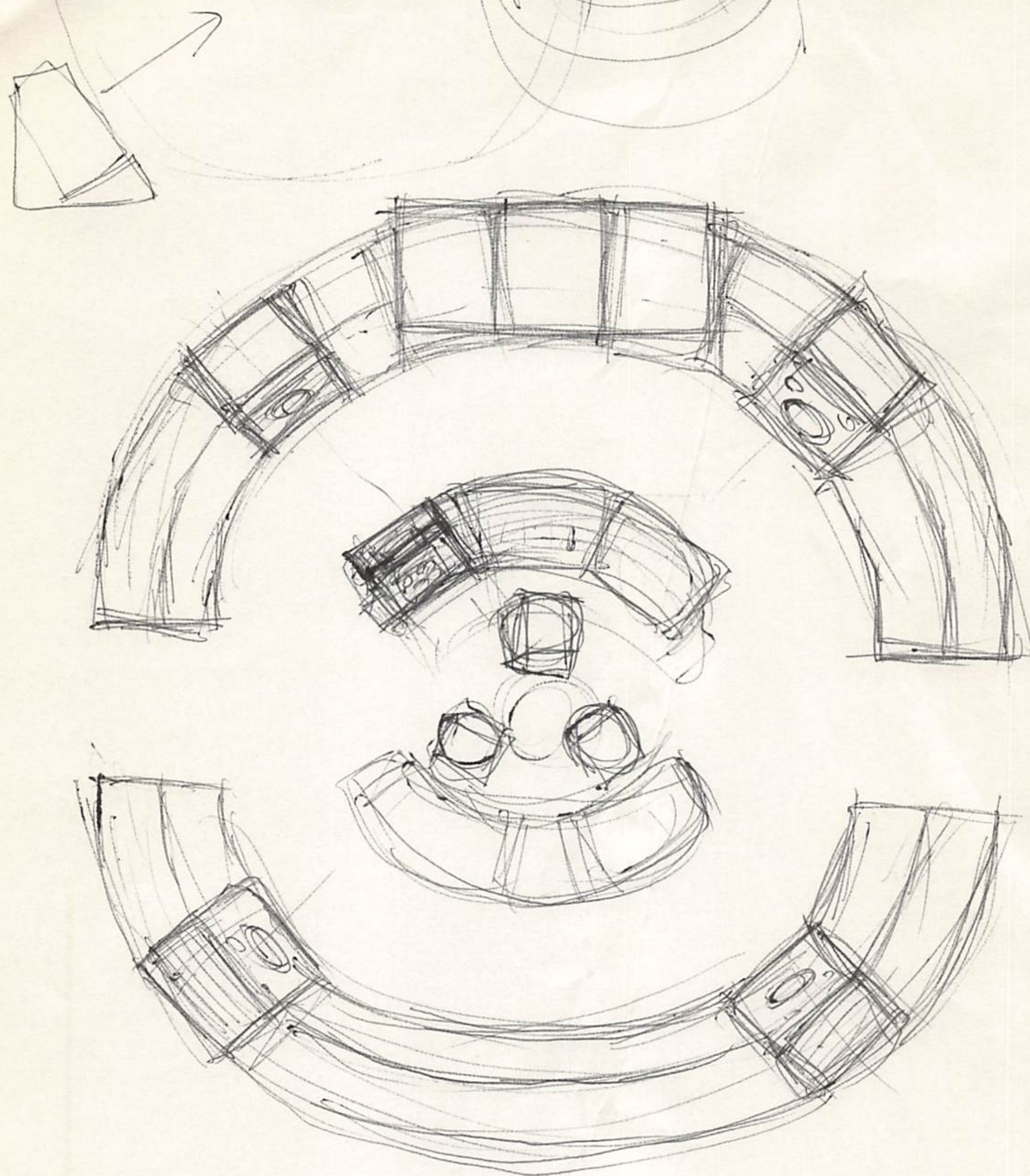


10,000 + A

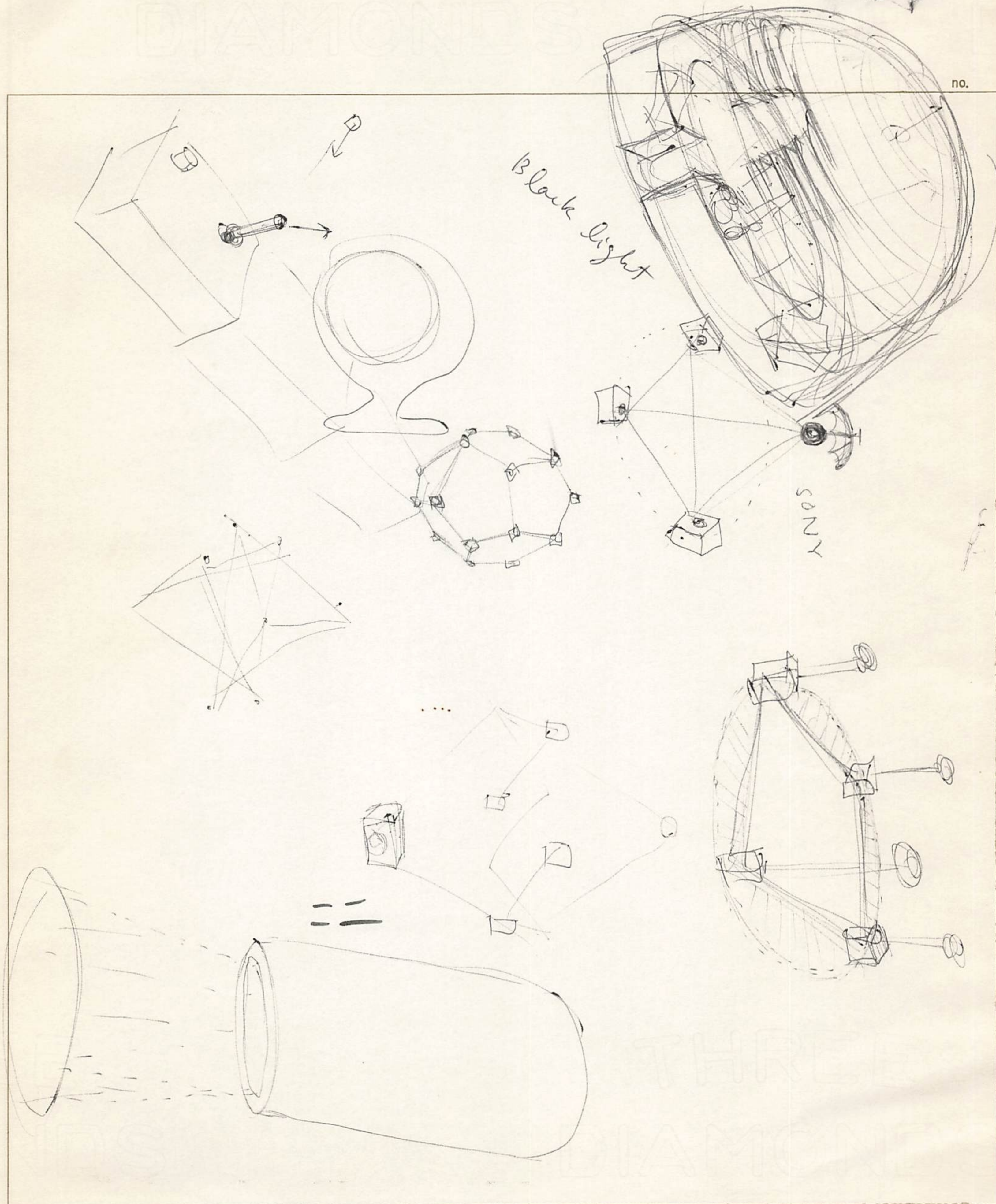


echo 部

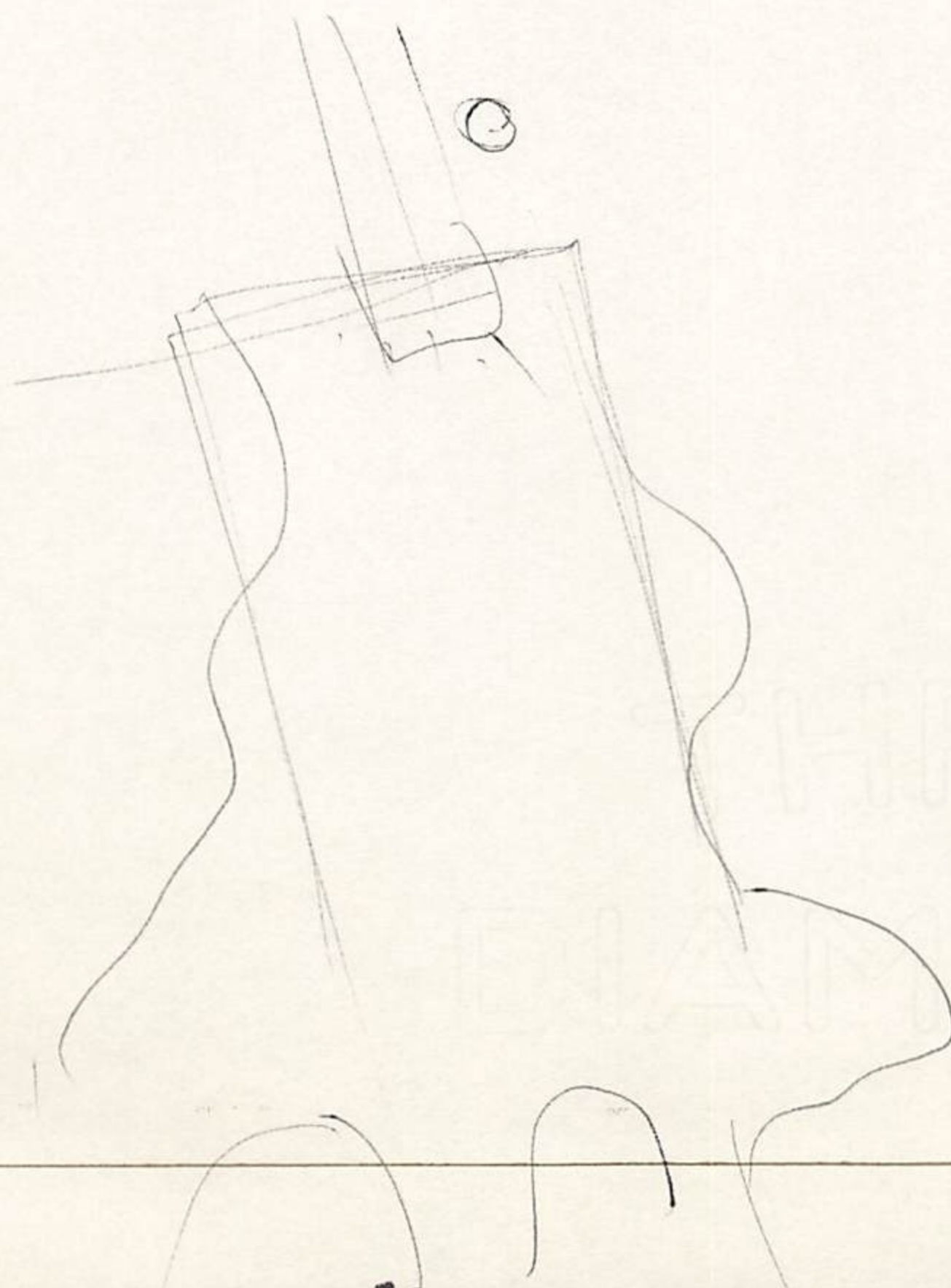
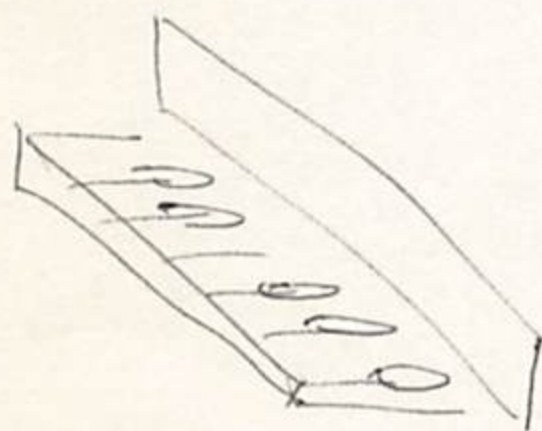
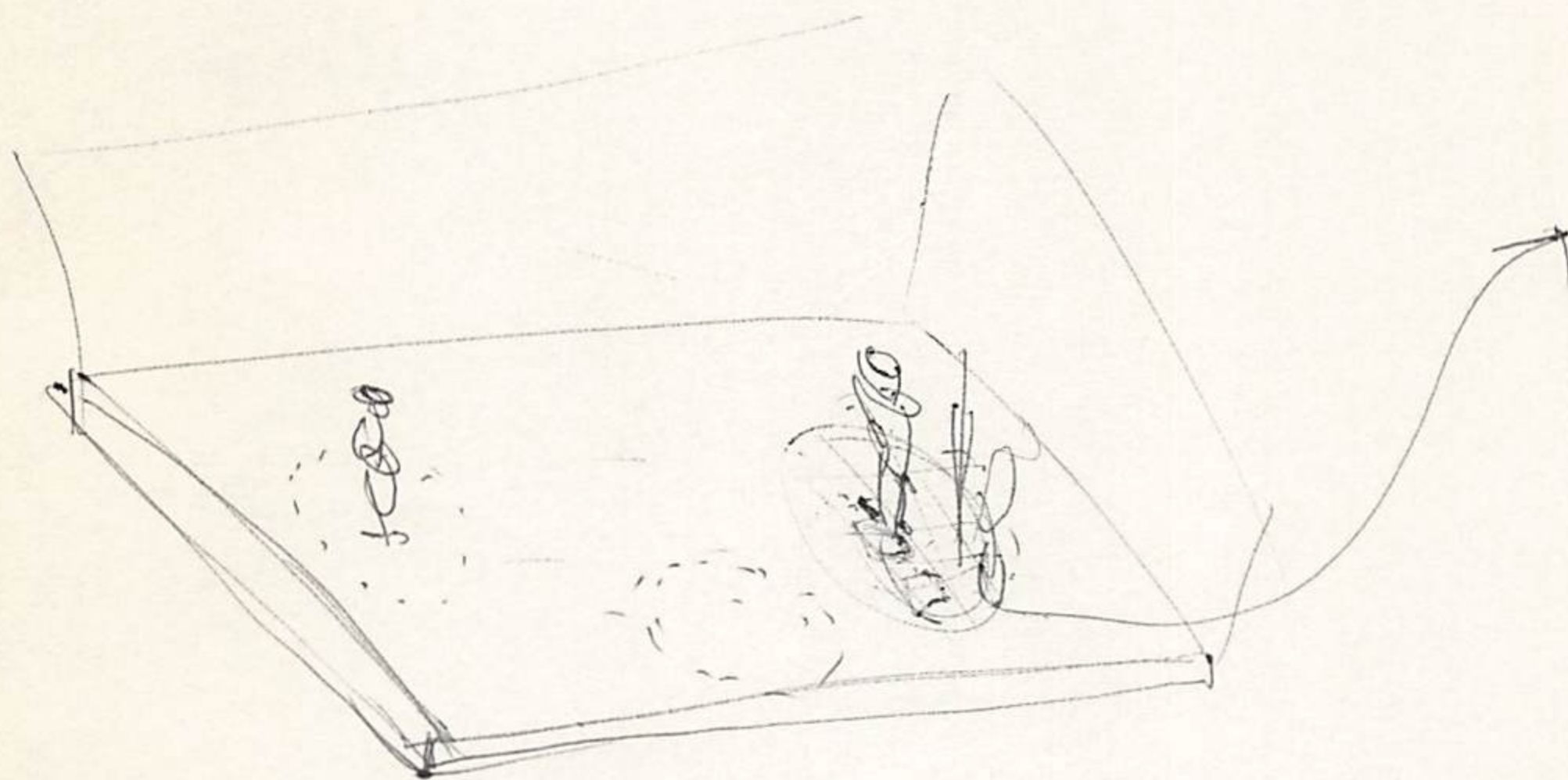




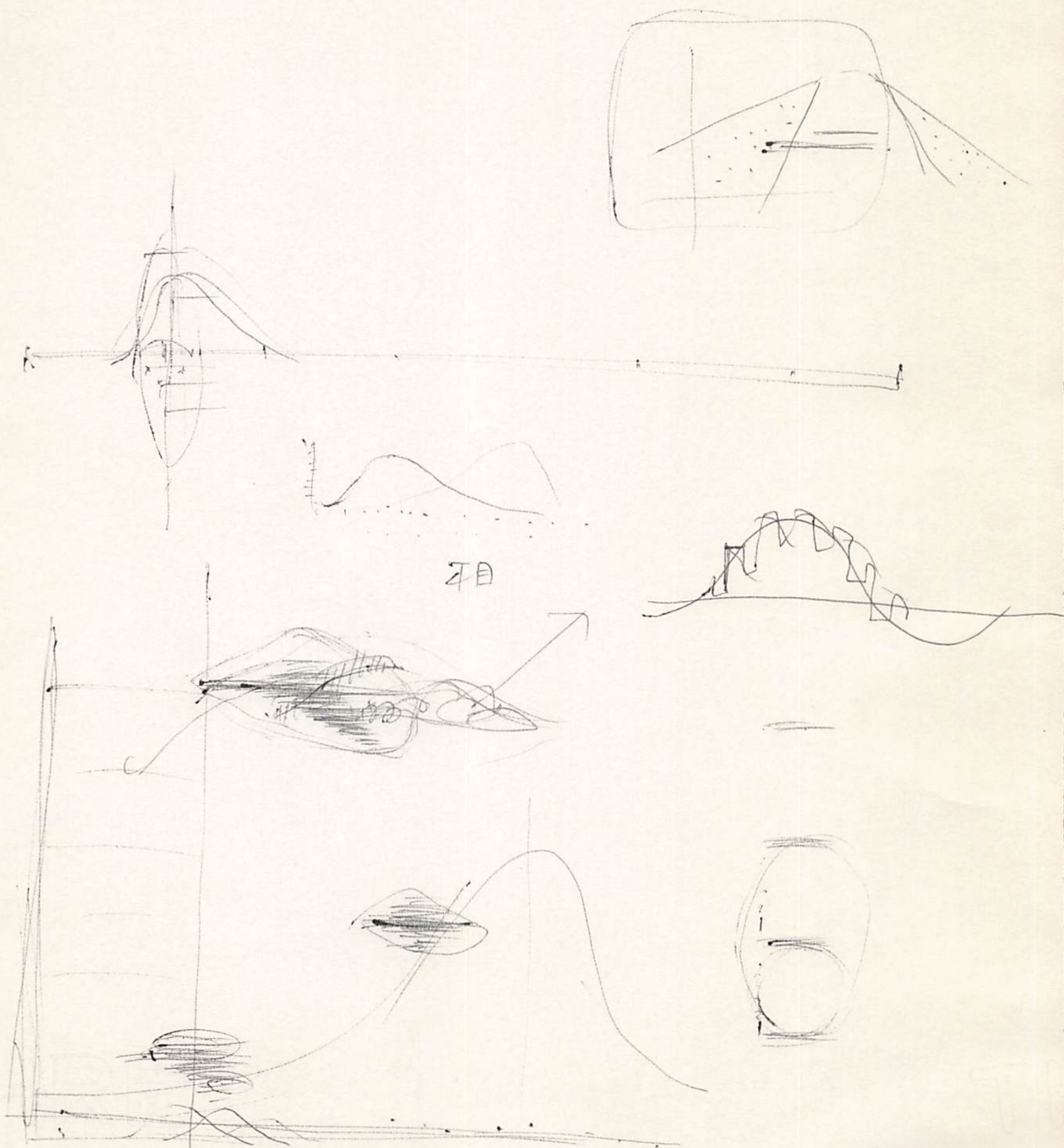
THREE
DIAMONDS



no.



compositional



Computer 2100

